

PXIC-7314

3U、14 槽 PXI 机箱，500W 交流电源

用户手册



北京阿尔泰科技发展有限公司
产品研发部修订



版权声明

本产品是由北京阿尔泰科技发展有限公司（ART Control）开发，受知识产权保护。任何人未经授权不得加以仿冒、盗用、非法拷贝。

此份文件内所述得内容，除了商标、产品和软件名称外，其余皆不得以任何形式复制、转换、重述后储存在任何形式的系统中。除非经过阿尔泰科技发展有限公司的书面同意，否则不得以任何形式或文字转译本手册中所述涉及知识产权的内容。

出现在本手册中的产品、公司名称，或属已注册商标或版权声明，其权利由其后所代表的公司所有，除了用作说明和解释用途外，这些有版权或已注册商标、产品和公司名称不得仿冒。

法律责任

这本手册仅作参考之用，不作任何形式的保证。此文件主要目的在于提供使用者使用安装本产品的相关资讯，作为参考文件之用。使用者若沿用本手册内容作其他方面的使用参考而导致任何权益、产品等损害的话，本公司不负任何责任，同时为产品更新之需要，本公司将保留修改本手册的权利，不再另行通知，未按本手册使用后果自负。

目 录

目 录	2
1 概述	3
1.1 性能指标	3
1.2 参数规格	3
1.3 机械尺寸	5
2 硬件安装指导	6
2.1 产品包装核对表	6
2.2 安装步骤	6
2.3 电源跳线说明	6
3 故障诊断及维护	7
3.1 常见故障	7
3.2 清洁	7
3.3 温度检测	7
4 背板图及管脚定义	8
4.1 背板图	8
4.2 PXIC-7314 管脚定义	9
4.2.1 PXI 连接器管脚定义	9
4.2.2 各种连接器的管脚定义	16

1 概述

PXIC-7314 是 19" 3U 14 槽的 PXI 机箱，提供 1 个 PXI 总线系统插槽和 13 个 PXI 外围插槽，主要用于组建 PXI 测试系统，符合 PXI 和 CompactPCI 规格，PXI 和 CompactPCI 模块都可以在此机箱上使用。机箱背板的总线信号包括本地总线信号、10MHz 系统参考时钟、触发总线、星形触发、局部总线等。

PXIC-7314 采用工业级的 2U ATX 500W 的交流电源，为系统提供可靠的电压。机箱内部装有报警模块，监测系统电源、温度和风扇散热情况。机箱上有用来连接显示器的接口，也有 RS-232、USB、网络接口等，远端电脑可借助接口监控机箱状态。若发生故障，指示灯和蜂鸣器将启动。

1.1 性能指标

- ◆ 支持 3U PXI 和 CompactPCI 模块
- ◆ 工业级 500W AC 电源
- ◆ 一个系统插槽和 13 个的 PXI / CompactPCI 外围插槽
- ◆ 兼容 3U PXI/Compact PCI 模块
- ◆ 符合 PXI Rev2.2 规范
- ◆ 符合 IEEE 1101.10 外形标准
- ◆ 带滤网的冷却风扇
- ◆ 温度、电压和风扇监控 LED
- ◆ 4U 高机架式和台式安装
- ◆ 符合 PICMG2.0 规范
- ◆ 工作温度：-20 ~ 70°C
- ◆ 相对湿度：10 ~ 90%
- ◆ 尺寸：258mm×448mm×177mm(L×W×H)

1.2 参数规格

符合 PXI 规范并兼容 CompactPCI 和 PICMG 2.0 规范。

交流电源

- ◆ 输入电压：100V ~ 240V ±10%
- ◆ 输入频率：50Hz ~ 60Hz ±5% Hz
- ◆ 输出

最大功率：500W

VDC	最大值
+5V	50.0A
+3.3V	28.0A
+12V	35.0A
-12V	0.8A

+5V 和 +3.3V 的输出功率不能超过 250W

系统监控

- ◆ 电源 LED 灯
 - 电压: +5V、+3.3V、+12V、-12V
 - 颜色: 绿色
- ◆ 当供电时温度 LED 灯亮
 - 温度设置: 50°C、60°C、70°C
 - 颜色: 黄色
 - 亮表示正常状态
 - 闪烁表示超出正常温度范围
- ◆ 风扇 LED 灯
 - 风扇速度监控
 - 颜色: 绿色
 - 亮表示风扇速度正常
 - 闪烁表示风扇出现故障
- ◆ 报警 LED 灯
 - 颜色: 红色
 - 亮表示处于正常状态
 - 闪烁表示处于报警状态
- ◆ 报警蜂鸣器
 - 报警时发出响声
- ◆ 报警复位按钮
 - 复位报警监控系统

制冷

风扇:

- ◆ 风扇速度: 2900 ±300RPM
- ◆ 功率: 12 VDC @ 0.17 A (每个风扇)
- ◆ 噪声: 36dB(A)

物理特性

- ◆ PXI/CompactPCI 插槽: 14 个插槽 (一个系统槽, 13 个外设槽)
- ◆ 控制器扩展槽: 3 个 (在控制器槽的左侧)
- ◆ 尺寸: 258mm x 448mm x 177 mm (长 x 宽 x 高)
- ◆ 重量: 14Kg

操作环境

- ◆ 温度范围: -20 ~ +70°C
- ◆ 相对湿度: 10 ~ 90%

储存温度

- ◆ 温度范围: -40 ~ +85°C
- ◆ 相对湿度: 5 ~ 95%

背板

- ◆ 背板连接器: 符合 IEC-917、IEC 1076-4-101 和 UL 94V-0 规范
- ◆ 总线信号: 本地总线信号、10MHz 系统参考时钟、触发总线、星形触发、局部总线等
- ◆ PXI/CompactPCI 槽数量: 14 个插槽 (一个系统槽, 13 个外设槽)

冲击和振动

- ◆ 冲击: 15 Gpeak-to-peak , 在没有任何操作的情况下可持续 11 ms
- ◆ 随机振动:
 - 操作时: 每轴 5 ~ 500 Hz, 0.5 G_{RMS}
 - 无操作时: 每轴 5 ~ 500 Hz, 1.88 G_{RMS}

遵守安全与电磁兼容/电磁干扰规范

- ◆ EMC/EMI: CE, FCC Class A

1.3 机械尺寸

机箱尺寸: 258mm (长) x 448mm(宽) x 177mm(高)
正视图和背视图如下。

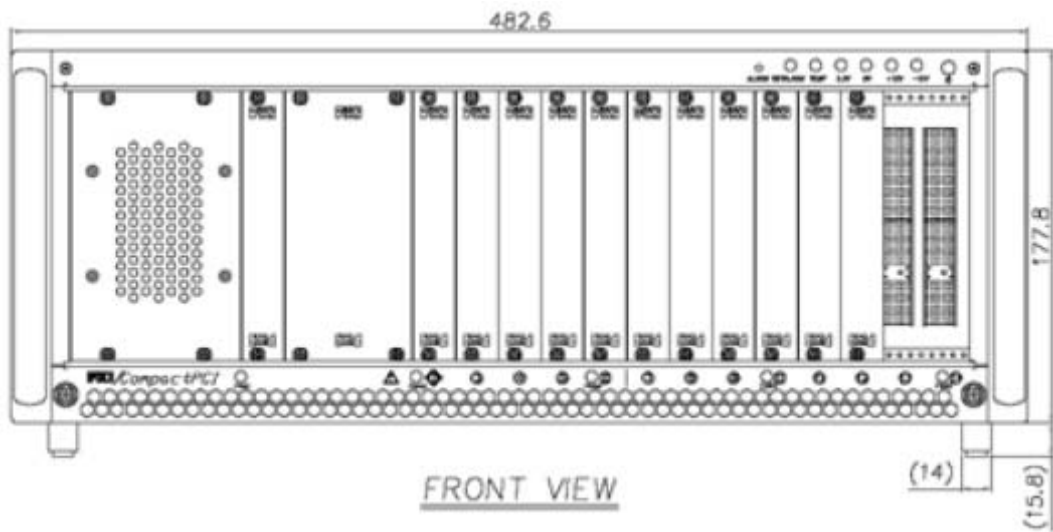


图 1-1 PXIC-7314 正面视图

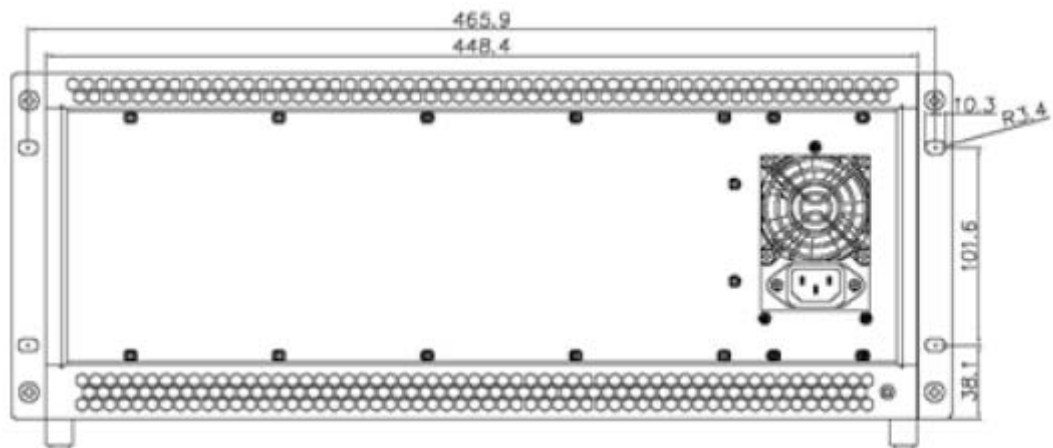


图 1-2 PXIC-7314 背面视图

2 硬件安装指导

2.1 产品包装核对表

检查运送纸箱有无损坏, 如果运送纸箱和内部有损坏, 请通知当地的经销商或销售商更换产品, 并保留运送纸箱和包装材料以便经销商检查。

打开包装后, 你将会发现如下物品:

- 1、PXIC-7314: 安装了 500W 交流电源的 14 槽 3U PXI / CompactPCI 机箱一个
- 2、用户手册
- 3、电源线

如果缺少任何物品, 请联系当地的经销商或销售商。

2.2 安装步骤

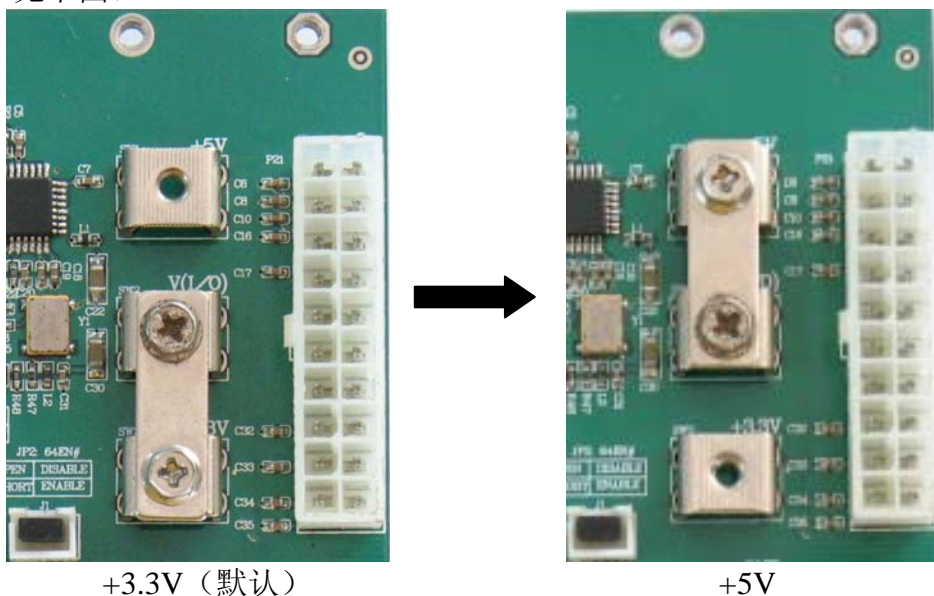
按照以下步骤把电源安装在机箱中。

1. 确认电源开关处于关闭状态。
2. 接上 AC 电源线。
3. 安装控制器。请确认 SCSI 头已经被按下, 按照“RED”指示对齐控制器的边缘, 滑动到机箱的后方, 把 SCSI 头向上按, 将板卡完全插入到机箱中, 用螺丝将控制器固定在前面板上。
4. 按照需要安装外围设备模块。
5. 按下面板前端的电源开关给机箱供电。
6. 检查发光二极管, 确保电源供电正常。机箱上有 4 个绿色 LED 指示灯 (+5V、+3.3V、+12V、-12V), 当电源打开时, 4 个指示灯会亮, 风扇也同时被启动。

注意: 如果机箱不能被启动, 请参考第 3 章“故障诊断及维护”。

2.3 电源跳线说明

我公司默认 V(I/O)(总线电平)提供 3.3V 电源, 若需 5V 电源, 请打开机箱后壳, 将电源跳线更换到 5V 的位置, 见下图。



3 故障诊断及维护

3.1 常见故障

请参考表 3-1 诊断故障，该表列出了电源可能出现的一些问题和常见问题解决地方法。

表 3-1 故障诊断

可能原因	解决方法
不能通电	确认插到有电的电源插座，试试另一个设备插到此插座。
电源开关没有打开	确保电源开关已打开。
电源供电失败	联系阿尔泰获取帮助。
报警蜂鸣器一直响	按报警复位按钮停止报警，或查找是哪种报警。 <ul style="list-style-type: none"> ◆ 温度 LED 灯闪烁： 冷却，使系统温度低于 50 摄氏度。 ◆ 风扇 LED 灯闪烁： 风扇热插拔处理。

3.2 清洁

清洁分两部分：清洁机箱的内部和外部。请参考模块用户手册中关于清洁 CompactPCI 或 PXI 模块的方法。

注意：在清洁前确保关闭机箱电源并拔掉电源插头。

内部清洁

用干燥的低速吸尘器清理机箱内部，用软毛刷清理周围元器件。如果必须用液体进行局部清洁，要用 75% 的酒精擦洗，并用清水处理干净。

外部清洁

用干燥的无绒布或软毛刷清洗机箱表面，如果仍有污物存在，请使用沾有中性清洁剂的软布擦拭机箱表面，再用湿的软布擦掉残留在机箱上的清洁剂，注意不要用粗糙的带有腐蚀性的物品擦拭机箱。

3.3 温度检测

如果系统过热，超出正常范围，则温度 LED 灯会闪烁，报警蜂鸣器也会连续响。报警温度值有 3 种选择：50°C、60°C 和 70°C。默认报警温度为 50°C，如果需要改变设置请联系阿尔泰。

4 背板图及管脚定义

4.1 背板图

以下图形为背板的机械图形。

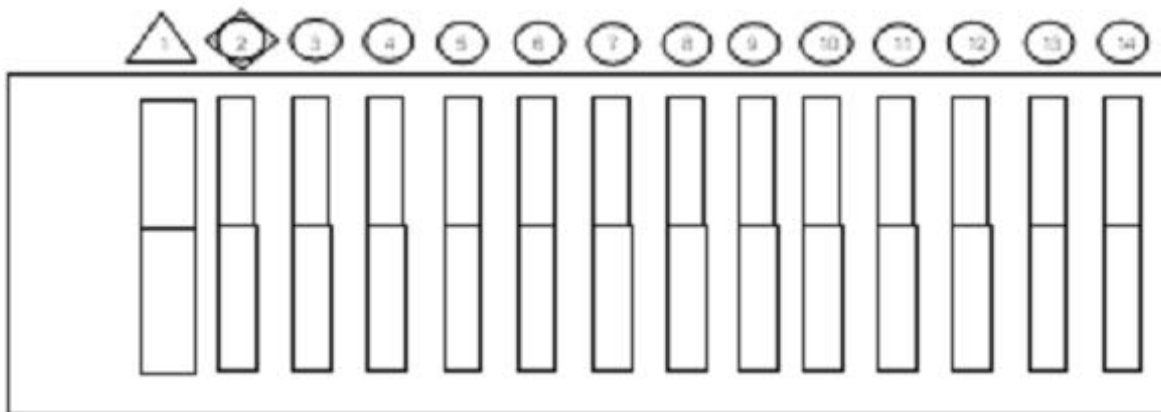


图 4-1 PXIC-7314 的正面视图

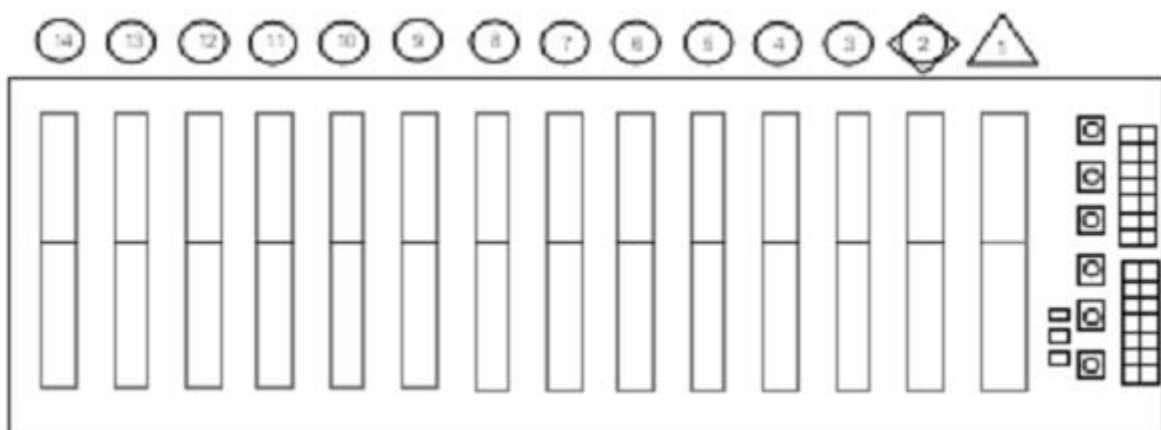


图 4-2 PXIC-7314 的背面视图

4.2 PXIC-7314 管脚定义

4.2.1 PXI 连接器管脚定义

系统槽(Slot #1) P1 管脚定义

Pin	Z	A	B	C	D	E	F
25	GND	+5V	REQ64#	ENUM#	+3.3V	+5V	GND
24	GND	AD[1]	+5V	V(I/O)	AD[0]	ACK64#	GND
23	GND	+3.3V	AD[4]	AD[3]	+5V	AD[2]	GND
22	GND	AD[7]	GND	+3.3V	AD[6]	AD[5]	GND
21	GND	+3.3V	AD[9]	AD[8]	GND	C/BE[0]#	GND
20	GND	AD[12]	GND	V(I/O)	AD[11]	AD[10]	GND
19	GND	+3.3V	AD[15]	AD[14]	GND	AD[13]	GND
18	GND	SERR#	GND	+3.3V	PAR	C/BE[1]#	GND
17	GND	+3.3V	IPMB_SCL	IPMB_SDA	GND	PERR#	GND
16	GND	DEVSEL#	GND	V(I/O)	STOP#	LOCK#	GND
15	GND	+3.3V	FRAME#	IRDY#	GND	TRDY#	GND
12-14	Key						
11	GND	AD[18]	AD[17]	AD[16]	GND	C/BE[2]#	GND
10	GND	AD[21]	GND	+3.3V	AD[20]	AD[19]	GND
9	GND	C/BE[3]#	GND	AD[23]	GND	AD[22]	GND
8	GND	AD[26]	GND	V(I/O)	AD[25]	AD[24]	GND
7	GND	AD[30]	AD[29]	AD[28]	GND	AD[27]	GND
6	GND	REQ#(1)	GND	+3.3V	CLK(1)	AD[31]	GND
5	GND	BRSVP1A5	BRSVP1B5	PCIRST#	GND	GNT#(1)	GND
4	GND	IPMB_PWR	GND	V(I/O)	INTP	INTS	GND
3	GND	INTA#(1)	INTB#(1)	INTC#(1)	+5V	INTD#(1)	GND
2	GND	TCK	+5V	TMS	TDO	TDI	GND
1	GND	+5V	-12V	TRST#	+12V	+5V	GND
Pin	Z	A	B	C	D	E	F

系统槽(Slot #1) P2 管脚定义

Pin	Z	A	B	C	D	E	F
22	GND	PXI_BRSVA22	PXI_BRSVB22	PXI_BR SVC22	PXI_BR SVD22	PXI_BR SVE22	GND
21	GND	CLK6	GND	NC	NC	NC	GND
20	GND	CLK5	GND	NC	GND	NC	GND
19	GND	GND	GND	SMBDATA	SMBCLK	SMBALERT-	GND
18	GND	PXI_TRIG3	PXI_TRIG4	PXI_TRIG5	GND	PXI_TRIG6	GND
17	GND	PXI_TRIG2	GND	PRST#	REQ6#	GNT6#	GND
16	GND	PXI_TRIG1	PXI_TRIG0	DEG#	GND	PXI_TRIG7	GND
15	GND	PXI_BRSVA15	GND	FAL#	REQ5#	GNT5#	GND
14	GND	AD[35]	AD[34]	AD[33]	GND	AD[32]	GND
13	GND	AD[38]	GND	V(I/O)	AD[37]	AD[36]	GND
12	GND	AD[42]	AD[41]	AD[40]	GND	AD[39]	GND
11	GND	AD[45]	GND	V(I/O)	AD[44]	AD[43]	GND
10	GND	AD[49]	AD[48]	AD[47]	GND	AD[46]	GND
9	GND	AD[52]	GND	V(I/O)	AD[51]	AD[50]	GND
8	GND	AD[56]	AD[55]	AD[54]	GND	AD[53]	GND
7	GND	AD[59]	GND	V(I/O)	AD[58]	AD[57]	GND
6	GND	AD[63]	AD[62]	AD[61]	GND	AD[60]	GND
5	GND	C/BE[5]#	GND	V(I/O)	C/BE[4]#	PAR64	GND
4	GND	V(I/O)	PXI_BR SVB4	C/BE[7]#	GND	C/BE[6]#	GND
3	GND	CLK4	GND	GNT3#	REQ4#	GNT4#	GND
2	GND	CLK2	CLK3	GND (SYS#)	GNT2#	REQ3#	GND
1	GND	CLK1	GND	REQ1#	GNT1#	REQ2#	GND
Pin	Z	A	B	C	D	E	F



星形触发槽(Slot #2) P1 管脚定义

Pin	Z	A	B	C	D	E	F
25	GND	+5V	REQ64#	ENUM#	+3.3V	+5V	GND
24	GND	AD[1]	+5V	V(I/O)	AD[0]	ACK64#	GND
23	GND	+3.3V	AD[4]	AD[3]	+5V	AD[2]	GND
22	GND	AD[7]	GND	+3.3V	AD[6]	AD[5]	GND
21	GND	+3.3V	AD[9]	AD[8]	M66EN	C/BE[0]#	GND
20	GND	AD[12]	GND	V(I/O)	AD[11]	AD[10]	GND
19	GND	+3.3V	AD[15]	AD[14]	GND	AD[13]	GND
18	GND	SERR#	GND	+3.3V	PAR	C/BE[1]#	GND
17	GND	+3.3V	IPMB_SCL	IPMB_SDA	GND	PERR#	GND
16	GND	DEVSEL#	GND	V(I/O)	STOP#	LOCK#	GND
15	GND	+3.3V	FRAME#	IRDY#	GND	TRDY#	GND
12-14	Key						
11	GND	AD[18]	AD[17]	AD[16]	GND	C/BE[2]#	GND
10	GND	AD[21]	GND	+3.3V	AD[20]	AD[19]	GND
9	GND	C/BE[3]#	IDSEL(1)	AD[23]	GND	AD[22]	GND
8	GND	AD[26]	GND	V(I/O)	AD[25]	AD[24]	GND
7	GND	AD[30]	AD[29]	AD[28]	GND	AD[27]	GND
6	GND	REQ#(1)	GND	+3.3V	CLK(1)	AD[31]	GND
5	GND	BRSVP1A5	BRSVP1B5	PCIRST#	GND	GNT#(1)	GND
4	GND	IPMB_PWR	GND	V(I/O)	INTP	INTS	GND
3	GND	INTA#(1)	INTB#(1)	INTC#(1)	+5V	INTD#(1)	GND
2	GND	TCK	+5V	TMS	TDO	TDI	GND
1	GND	+5V	-12V	TRST#	+12V	+5V	GND
Pin	Z	A	B	C	D	E	F

星形触发槽(Slot #2) P2 管脚定义

Pin	Z	A	B	C	D	E	F
22	GND	PXI_BRSVA22	PXI_BRSVB22	PXI_BR SVC22	PXI_BR SVD22	PXI_BR SVE22	GND
21	GND	PXI_LBR0	GND	PXI_LBR1	PXI_LBR2	PXI_LBR3	GND
20	GND	PXI_LBR4	PXI_LBR5	PXI_STAR0(2)	GND	PXI_STAR1(2)	GND
19	GND	PXI_STAR2(2)	GND	PXI_STAR3(2)	PXI_STAR4	PXI_STAR5	GND
18	GND	PXI_TRIG3	PXI_TRIG4	PXI_TRIG5	GND	PXI_TRIG6	GND
17	GND	PXI_TRIG2	GND	N/C	PXI_CLK10_IN	PXI_CLK10	GND
16	GND	PXI_TRIG1	PXI_TRIG0	N/C	GND	PXI_TRIG7	GND
15	GND	PXI_BRSVA15	GND	N/C	PXI_STAR6	PXI_LBR6	GND
14	GND	AD[35]	AD[34]	AD[33]	GND	AD[32]	GND
13	GND	AD[38]	GND	V(I/O)	AD[37]	AD[36]	GND
12	GND	AD[42]	AD[41]	AD[40]	GND	AD[39]	GND
11	GND	AD[45]	GND	V(I/O)	AD[44]	AD[43]	GND
10	GND	AD[49]	AD[48]	AD[47]	GND	AD[46]	GND
9	GND	AD[52]	GND	V(I/O)	AD[51]	AD[50]	GND
8	GND	AD[56]	AD[55]	AD[54]	GND	AD[53]	GND
7	GND	AD[59]	GND	V(I/O)	AD[58]	AD[57]	GND
6	GND	AD[63]	AD[62]	AD[61]	GND	AD[60]	GND
5	GND	C/BE[5]#	GND	V(I/O)	C/BE[4]#	PAR64	GND
4	GND	V(I/O)	PXI_BR SVB4	C/BE[7]#	GND	C/BE[6]#	GND
3	GND	PXI_LBR7	GND	PXI_LBR8	PXI_LBR9	PXI_LBR10	GND
2	GND	PXI_LBR11	PXI_LBR12	N.C(SYS#)	PXI_STAR7	PXI_STAR8	GND
1	GND	PXI_STAR9	GND	PXI_STAR10	PXI_STAR11	PXI_STAR12	GND
Pin	Z	A	B	C	D	E	F

外设槽(Slot #3~#6) P1 管脚定义

Pin	Z	A	B	C	D	E	F
25	GND	+5V	REQ64#	ENUM#	+3.3V	+5V	GND
24	GND	AD[1]	+5V	V(I/O)	AD[0]	ACK64#	GND
23	GND	+3.3V	AD[4]	AD[3]	+5V	AD[2]	GND
22	GND	AD[7]	GND	+3.3V	AD[6]	AD[5]	GND
21	GND	+3.3V	AD[9]	AD[8]	M66EN	C/BE[0]#	GND
20	GND	AD[12]	GND	V(I/O)	AD[11]	AD[10]	GND
19	GND	+3.3V	AD[15]	AD[14]	GND	AD[13]	GND
18	GND	SERR#	GND	+3.3V	PAR	C/BE[1]#	GND
17	GND	+3.3V	IPMB_SCL	IPMB_SDA	GND	PERR#	GND
16	GND	DEVSEL#	GND	V(I/O)	STOP#	LOCK#	GND
15	GND	+3.3V	FRAME#	IRDY#	GND	TRDY#	GND
12-14	Key						
11	GND	AD[18]	AD[17]	AD[16]	GND	C/BE[2]#	GND
10	GND	AD[21]	GND	+3.3V	AD[20]	AD[19]	GND
9	GND	C/BE[3]#	IDSEL(1)	AD[23]	GND	AD[22]	GND
8	GND	AD[26]	GND	V(I/O)	AD[25]	AD[24]	GND
7	GND	AD[30]	AD[29]	AD[28]	GND	AD[27]	GND
6	GND	REQ#(1)	GND	+3.3V	CLK(1)	AD[31]	GND
5	GND	BRSVP1A5	BRSVP1B5	PCIRST#	GND	GNT#(1)	GND
4	GND	IPMB_PWR	GND	V(I/O)	INTP	INTS	GND
3	GND	INTA#(1)	INTB#(1)	INTC#(1)	+5V	INTD#(1)	GND
2	GND	TCK	+5V	TMS	TDO	TDI	GND
1	GND	+5V	-12V	TRST#	+12V	+5V	GND
Pin	Z	A	B	C	D	E	F

外设槽(Slot #3~#14) P2 管脚定义

Pin	Z	A	B	C	D	E	F
22	GND	PXI_BRSVA22	PXI_BRSVB22	PXI_BR SVC22	PXI_BRSVD22	PXI_BRSVE22	GND
21	GND	PXI_LBR0	GND	PXI_LBR1	PXI_LBR2	PXI_LBR3	GND
20	GND	PXI_LBR4	PXI_LBR5	PXI_LBL0	GND	PXI_LBL1	GND
19	GND	PXI_LBL2	GND	PXI_LBL3	PXI_LBL4	PXI_LBL5	GND
18	GND	PXI_TRIG3	PXI_TRIG4	PXI_TRIG5	GND	PXI_TRIG6	GND
17	GND	PXI_TRIG2	GND	N/C	PXI_STAR(2)	PXI_CLK10	GND
16	GND	PXI_TRIG1	PXI_TRIG0	N/C	GND	PXI_TRIG7	GND
15	GND	PXI_BRSVA15	GND	N/C	PXI_LBL6	PXI_LBR6	GND
14	GND	AD[35]	AD[34]	AD[33]	GND	AD[32]	GND
13	GND	AD[38]	GND	V(I/O)	AD[37]	AD[36]	GND
12	GND	AD[42]	AD[41]	AD[40]	GND	AD[39]	GND
11	GND	AD[45]	GND	V(I/O)	AD[44]	AD[43]	GND
10	GND	AD[49]	AD[48]	AD[47]	GND	AD[46]	GND
9	GND	AD[52]	GND	V(I/O)	AD[51]	AD[50]	GND
8	GND	AD[56]	AD[55]	AD[54]	GND	AD[53]	GND
7	GND	AD[59]	GND	V(I/O)	AD[58]	AD[57]	GND
6	GND	AD[63]	AD[62]	AD[61]	GND	AD[60]	GND
5	GND	C/BE[5]#	GND	V(I/O)	C/BE[4]#	PAR64	GND
4	GND	V(I/O)	PXI_BRSVB4	C/BE[7]#	GND	C/BE[6]#	GND
3	GND	PXI_LBR7	GND	PXI_LBR8	PXI_LBR9	PXI_LBR10	GND
2	GND	PXI_LBR11	PXI_LBR12	N/C(SYS#)	PXI_LBL7	PXI_LBL8	GND
1	GND	PXI_LBL9	GND	PXI_LBL10	PXI_LBL11	PXI_LBL12	GND
Pin	Z	A	B	C	D	E	F

注意 1: 总线控制(REQ/GNT)、IDSEL、PCI CLK 和中断信号接线时请参考以下表格内容。

	IDSEL	REQ# /GNT#	PCI CLK	PXI P1 Pin A3	PXI P1 Pin B3	PXI P1 Pin C3	PXI P1 Pin E3
Slot1(SYS)	-	-	-	INTA#	INTB#	INTC#	INTD#
Slot2	AD30	1	5	INTC#	INTD#	INTA#	INTB#
Slot3	AD29	2	1	INTB#	INTC#	INTD#	INTA#
Slot4	AD28	3	3	INTA#	INTB#	INTC#	INTD#
Slot5	AD27	4	4	INTD#	INTA#	INTB#	INTC#
Slot6	AD26	5	0	INTC#	INTD#	INTA#	INTB#
Slot7	AD25	6	6	INTB#	INTC#	INTD#	INTA#
Slot8	S1_AD31	S1_0	0	INTC#	INTD#	INTA#	INTB#
Slot9	S1_AD30	S1_1	1	INTB#	INTC#	INTD#	INTA#
Slot10	S1_AD29	S1_2	2	INTA#	INTB#	INTC#	INTD#
Slot11	S1_AD28	S1_3	3	INTD#	INTA#	INTB#	INTC#
Slot12	S1_AD27	S1_4	4	INTC#	INTD#	INTA#	INTB#
Slot13	S1_AD26	S1_5	5	INTB#	INTC#	INTD#	INTA#
Slot14	S1_AD25	S1_6	6	INTA#	INTB#	INTC#	INTD#

注意 2: PXI_STAR 触发接线时请参考以下表格内容。

插槽	PXI_STAR (P2-D17)
Slot 2 (星形触发槽)	PXI_STAR0 ~ PXI_STAR11
Slot3	PXI_STAR0
Slot4	PXI_STAR1
Slot5	PXI_STAR2
Slot6	PXI_STAR3
Slot7	PXI_STAR4
Slot8	PXI_STAR5
Slot9	PXI_STAR6
Slot10	PXI_STAR7
Slot11	PXI_STAR8
Slot12	PXI_STAR9
Slot13	PXI_STAR10
Slot14	PXI_STAR11


4.2.2 各种连接器的管脚定义

CN1 和 CN2: ATX 直流电压输入连接器

管脚	信号	管脚	信号
1	V2SENSE	11	V2(+3.3V)
2	V2 (+3.3V)	12	V4 (-12V)
3	GND	13	GND
4	V1 (+5V)	14	INH#
5	GND	15	GND
6	V1 (+5V)	16	SRTN
7	GND	17	GND
8*	FAL#1	18*	V3SENSE
9*	DEG#1	19	V1SENSE
10	V3 (+12V)	20	V1 (+5V)

注意: #8、#9 和#18 不是标准 ATX 电源定义管脚。


J3(INH#): DC 电源阻止信号

 J3	管脚	信号
	1	INH#
	2	GND

J5(FAL#): 供电失败

 J5	管脚	信号
	1	FAL#
	2	GND

J4(PRST#): 系统复位信号

 J4	管脚	信号
	1	RST#
	2	GND

J1: LED 电源状态

 J1	信号	管脚	管脚	电压值
	GND	8	7	+3.3V
	GND	6	5	+5V
	GND	4	3	-12V
	GND	2	1	+12V



CN3: SMB (系统控制总线) 连接器

 CN3	管脚	信号
	1	IPMB_CLK
	2	GND
	3	IPMB_DATA
	4	IPMB_PWR
	5	ALERT

注意: SMB 连接在系统槽 P2 上。



JP2: PXI 总线速度控制

JP2	1-2 脚	描述
	接地(默认)	把 M66EN 接地, 使 PCI 总线的频率为 33MHz。
	导通	PCI 总线的速度由 PXI 总线上的 M66EN 设定。

JP1: PXI 10MHz 参考时钟控制

JP1	描述
1-2 脚	通过星形触发槽上 PXI_CLK10_IN 接入的外部时钟信号。
2-3 脚	系统内部 PXI_CLK10 上的 10MHz 时钟信号。